(9) 日本国特許庁 (JP)

10特許出願公開

⑩公開特許公報(A)

昭58-50577

⑤ Int. Cl.³G 09 F 9/00H 01 L 33/00

識別記号

庁内整理番号 6865-5C 6931-5F

砂公開 昭和58年(1983) 3 月25日

発明の数 1 審査請求 未請求

(全 5 頁)

◎ディスプレイ装置

②特 願 昭56—148840

②出 願 昭56(1981)9月22日

仍発 明 者 市川修

川崎市幸区小向東芝町1東京芝 浦電気株式会社総合研究所内 ⑪発 明 者 定政哲雄

川崎市幸区小向東芝町 1 東京芝 浦電気株式会社総合研究所内

⑪出 願 人 東京芝浦電気株式会社

川崎市幸区堀川町72番地

⑩代 理 人 弁理士 則近憲佑 外1名

明 柏 書

1. 発明の名称 デイステレイ準備

2. 特許請求の範囲

3. 発明の詳細な説明

本発明は発光ダイオード(LED)を用いたディスプレイ装成の構造に係わり、特に同一基板上

にこのLEDを駆動させる為の集積回路(IC) を協載したデイスプレイ装置に関するものである。

同一基板上に複数個のLBDペレットをマトリクス配列して英数字やグラフィック要示するディスプレイ接近が近年多く出現している。一般的にこれらのマトリフス形ディスプレイ接近の構造は基板過囲に入出か端子が設けられているもので、画楽の数が増すにつれての入出力が多のとなる。しかし、これらのディスプレイ接近をのディスプレイ接近を動作させる外部機能回路との接続組織がやつかいになる。

そこで使用する側にとつて使いやすくするには このデイスプレイ袋性の入出力端子を少なくする ことが望まれ、この為には例えばデイスプレイ袋 置内にマトリクス結構を動作させる収動回路が組 み込まれたものが良い。

・ 同一基板上に駆動回路用のICを備えたデイス プレイ装度が既に商品化されているがこれは例えば 5 × 7 画来の表示で、又画果の間頭も荒い。し

いしなかりなかにほうし音声総数や各種の制御機 苺の端未表示として扱わす記号や文字、あるいは グラフイツクのデイスプレイ装備に必要性が高ま り、こうした条件を消足する為に面累密度が高く 両常数の多いデイスプレイ袋筐が要求されて来て いるのが現状である。ところで、上記した5×1 画業等のデイスプレイ袋蔵の組み立て方法はいず れもワイヤボンデイング技術を用いて構成したも のであつて製造上の作業性、歩留り等の点でかな らずしも安価な製品とならない。実開昭48-

147438号公報に記載の発光表示装置は上記した ワイヤポンデイング技術を不受とした新らしい配 線技術の採用であり、デイスプレイ袋遣の信頼性、 傾格の低廉化をねらいとしたものである。この 楞 造を第1回を用いて商単に説明すると、1は絶縁 性 蓋板、 2はその 基板上に 形成されたカソード配 森体、3はカソード配線体上に導電性ペースト4 で固着されたLEDペレットで、各々のLEDペ レットを絶縁性関脳 5 の装面が平担となるように 組設し、アノード記線体 6 を表面に形成した構造

> た使いやすいデイスプレイ袋産を提供するもので ある。

即ち、導端性ペースト量の制御と平行平板の押 圧接着の採用により厚さの異なる各種のペレツト 相互平面を統一する工夫と、絶縁基板上の配線と 樹脂表面上に形成する表面配線とを接続する為の 金属柱を採用することによつてLEDと駆動回路 用ICを同一基板上に温載した安価で信頼性の高 いデイスプレイ装置が得られるものである。

以下本発明の実施例について第3図~第5図を 説明する。

第3 図及び第4 図は.8 × 8 個の L B D をマトリ クス配列し、これを動作させる脳動回路ICとで 組み合せたデイスプレイ褒蘆の全体構成を示す滎 略図である。まず第3図に於いて電源40、役成50、 データ信号60、タイミング信号70がふたつのIC 20 及びIC30 にそれぞれ入力されている。IC20 はシフトレジスタ 201 と 8 行 8 列のスメティック・ ラム寺の記憶回路 202 と電流増幅回路 203 とで構 成され、IC30はデコーダ回路301と電視増料回

ペレツトとの厚みの違いによつて生じるペレット 及び樹脂表面との設差があげられる。この設差の 大きさは長面上に電極相互の結譲を司どる表面配 線層に大きく影響しディスプレイ袋産の欠陥とな つて現われる。こうした樹脂とペレット良差を無 くす試みがあり、例えば第2図(a)に示すようにIC ペレット 321 及び 322 を基収 1 何に直接固治せず 街廊 5 の表面機でICペレット 321 及び 322 が続 一されるように工夫した例や、 非2図(0)に示すよ うに、当板11にやわらかい金属例えばアルミニウ A を用い加熱加圧して I C ペレット 321 及び 322 の一部をこの金属基板11内に組め込んで表面部分 を平坦化する例がある。しかしてれらの方法はい ずれもLBDペレットの表面,裏面の電極構造や、 GaP で作られたLEDペレツト結晶の便さはシ リコンを用いたICペレツトと違いもろい等から 上記したような工夫は適用出来なかつた。

本発明は上記した従来の欠点に対処しなされた もので、マトリクス配列された複数のLEDと、 Cの L B Dを収動する I C を同一基板上に進載し

となつている。この場合絶象性資脂5の形成には **熱可重性側距倒えばポリフロロ・エチレン・プロ** ピレンを用い、長面貫から樹脂会面が平担となる ように加圧するのが一般的方法である。

しかし、Cのワイヤポンデイングを必要としな い構造でLSDとICや他の部品を同一基板上に 搭載し一つの機能デイスプレイ装置を作るにはい くつかの問題が生じる。まずそのひとつには一般 的に含われるICの構造はプレーナ型でありIC ペレットの袰面部分に主要な入出力溜子が設けら れていて裏面部分は接地や電源あるいは電気的に 不畏である。一方LEDペレットの構造は要面部 分に光をさえぎらない程度の大きさをもつアノー ド連個があり、裏面には、カソード電極が設けら れていて通常は裏面のカソード側が基板側に接着 され電気的に接続される。このように、異なる電 価構造をもつたペ レツトを同一要 面上で結 継する 構造は極めて複雑になる。

次にもうひとつの問題には、機能回路の異なる ICペレット相互あるいは、ICペレツトと LED 時 302 とで裸成されていてそれぞれLBD表示器10 に接続している。この一連の動作は、ストレックのサインフトシック信号60がIC20の動作は、フトレックはストンク信号60がIC20ののアータに受けるのでは、ストンク信号60がIC20のでは、ストンク信号60がIC20のでは、ストンク信号60がIC20のでは、ストンクによる。このでは、ストンク信号70はIC30によりが展放には、ストンク信号70はIC30にを受けるは、スカンされにはアータと同時301と、このでは、スカンされにはアータと同時301と、このでは、スカンされにはアータと同時301と、それでは、スカンされにはアコーダ回路301と、それでは、スカンされにはアコーダ回路301と、それでは、スカンされには、アコーダ回路301と、それでは、スカンされには、アコーダ回路301と、それでは、最近では、アコーダ回路301とで、それでは、スカンで

第4回は第3回に対応したデイスプレイ装置をひとつの基板内に組み込んだ場合の構造を示す図面である。この第4回について簡単に説明すると、まず過速基板1がありこの過速基板1の提前には 第1の配線体2が、又裏面には入出力場子7が具備されている。又、垂板を貫通した接続欠8が設 けられていて入出力海子 7 と第1の配慮体 2 とをつなぐ構造となつている。一万央面にはしEDペレット 31、1 C ペレット 32、及び宣域性33 がそれぞれ第1の配慮体 2 の所足の位域に配置される以内に返済固定される。これらのしEDペレット 31、1 C ペレット 32、及び金属性33 の 支面が協助する。次にこの財脂の 安面上にLBDペレット 31、1 C ペレット 32、及び金属性33 を 4 気的に接続する線で、1 C ペレット 32、及び金属性33 を 4 気的に接続する線では、1 C ペレット 32、及び金属性33 を 4 気的に接続する線2 の配慮体 6 を 2 はてディスプレイ接近を構成したものである。

弟 5 図(a) , (b) , (c) を用いて第 4 図の構造を得る 異進工程の実施例を辞わしく説明する。

まず(a) に於いてアルミナ等からなる 0.5~2 延厚のシート状セラミツク海板に環通孔を設け、 この資連孔にAuペースト等の金銭を選め込んだのち焼成する処理を施こして設設穴 8 をもつ絶破病板 1 を形成する。 次にAuペースト等の印刷により 0.5~5 μm厚の第1 の配線本 2 を形成する。

次に褒成穴 8 に位置した基板 1 の 長面 側に 例え

ば銀ロウ(図示せず)により約500 mm直径、長さ5 mo KOV にAuメッキが満にされた入出力増子7を接続する。 次にこのようにして作られた基板を用いて各部品の組立てが行なわれる。 まず第1の配線体2の所要部分にスクリーン印刷法を用いて導電性ペースト例えば鎖ペーストのパメン4を形成する。

(b)は例えば厚さおよそ50 mmのポリイミド樹脂からなる支技体に厚さおよそ20 mmのシリコーン系粘着列を一体化して成る粘着シート9 K L B D ペレット31、I C ペレット22、金属柱33をそれぞれ表面となる面が上になるように配列保持する。次に粘着シート9 を上記の品を配列保持した粘着シート9 を上記の品を配列保持した粘着シート9 の 表面位置合せして設施する。次に粘着シート9 の 表面位置合せして設施する。次に粘着シート9 の 表面上より平行平板(図示せず)により軽く押圧し足しより平行平板(図示せず)により延く押圧し足し、メースト4を硬化させて1 B 処理を適こし銀ペースト4を硬化させる1 と の は 1 上に 固着する。

次に(c)は粘滑シート9と基板1のすき間に過騰

関原例えばエポキシ 5 をしみ込ませて硬化させる。 次いでこの粘着シート 9 をはがし、真空滞着、 & 気メッキ及び写真鉄刻工程を用いておよそ 1000Å のチタンとおよそ 10,4mの網からなる第 2 の配磁体 6 をエポキシ 5 の要面に形成してデイスプレイ 袋 雌を完成する。

以上説明したように本発明の構造を適用することによつてディスプレイ装置の製造工程を大幅に短縮できる。これはディスプレイ装置の画象数、画業密度が高くなるにつれて効果は大きい。

又、例えば緩ペーストやハンダを用いてLEDペレットを基板に固着したり、その他の処理に於いてLEDペレットの電低表面に油脂や他の被膜が付着してしまいワイヤボンディングの際にワイヤはがれ等の問題を起していたが本発明の配線処理を用いる事によつて解決できる効果も大きい。

4. 図面の簡単な説明

・ 第1 図及び第2 図(a), (b)は従来のディスプレイ 装置の構造とその問題点を示す新面図である。第 3 図は本発明の実施例に用いたディスプレイ装置 の 仮略図、第4図は本発明の構造を示す実体針模図、第5図(a)~(c)は本発明の構造を作る工程を示す工程所面図である。

1 计基模

2 …第1の配線体

31 ··· LED ベレット

32… ICペレット

33 … 金属柱

4…導電性ペースト

5 … 絕歐樹脂

.6 … 第2 の配線体

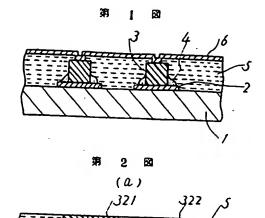
7 … 入出力消子

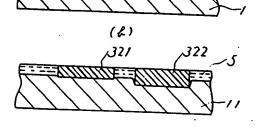
8 … 接线穴

9 … 接着シート

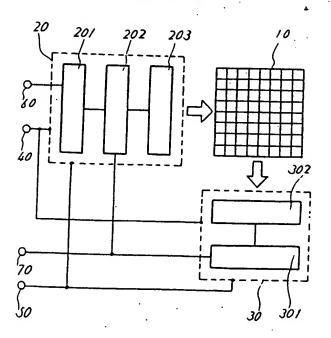
10 ··· LED 表示部

20,30 … 超動 I C









28 A B0

